**2022年起 博 士 后 招 收 简 章---之十**

# 深圳市系统芯片设计重点实验室

 深圳系统芯片设计重点实验室依托北京大学信息科学技术学院建立， 是国家集成电路设计深圳产业化基地公共技术平台的重要组成部分。借助北京大学和香港科技资源，实验室研究方向有：IP开发及其应用技术、电源管理和运动控制SOC芯片、MEMS技术应用和开发、IC共性技术（模型和模拟，ESD保护）、功能器件和传感技术（功率器件和智能功率集成电路，CMOS图像传感器技术） ，同时进行人才培养和专业培训等。

**专业方向：**集成电路设计与集成系统、微电子学与固体电子学、计算机科学和软件及相关其他专业**（拟招博士后2-3名）**

**研究内容：**

1. 微纳米电子器件与电路技术： 新型微纳电子器件结构，工艺技术和器件物理研究;

2. 通信技术：卫星通信技术， 毫米波技术， 无线网络技术，高速芯片技术;

3. 微电子器件和电路可靠性：新型微纳电子器件可靠性问题，电路可测性和寿命技术;

4. 医学电子工程与技术： 电子微胶囊技术，纳米无源电源和电路，生物电子显示技术;

5 光电子学与传感技术：新型光电子器件，光电传感器，先进显示技术，3D器件和技术;

6. 新型电池和电源管理技术：太阳能电池、储能材料和器件，电源控制和管理技术;

7. EDA工具和应用软件：半导体器件，工艺和电路EDA应用软件开发;

8. 功率电子学： 新型电力器件，电力芯片与应用系统，III-V半导体器件和电路开发。

**职位描述：**面向国家、广东省及深圳市的产业需求，以基础研究和应用基础研究为重点，符合集成电路与系统或微电子学与固体电子学领域的电路设计、电力电子学、器件物理学、工艺与模型研究方向，电子工程相关的专业方向。

**诚邀如下人员博士后候选人进站：**

1、已具有博士学位或者在近期内能顺利完成博士论文答辩。

2、具有很强的事业心、对科研有浓厚兴趣，并且具有相关研究工作经历。

3、有较强的独立分析和解决问题能力，有撰写学术论文的经验和能力。

4、具有团队工作精神，有一定组织能力。

**工作地点**： 深圳

**应聘方法：** 有意向者请将简历（博士期间主要工作和学习内容简介）发电邮到 1377864836@qq.com或 frankhe@pku.edu.cn （注明“应聘+高校人才网”）

通讯地址:深圳南山高新南区 深港产学研基地大楼西座W303 邮编：518057

联系人： 杜彩霞, 13924623768; 何进, 15013563293

【招聘长期有效，至招满为止】